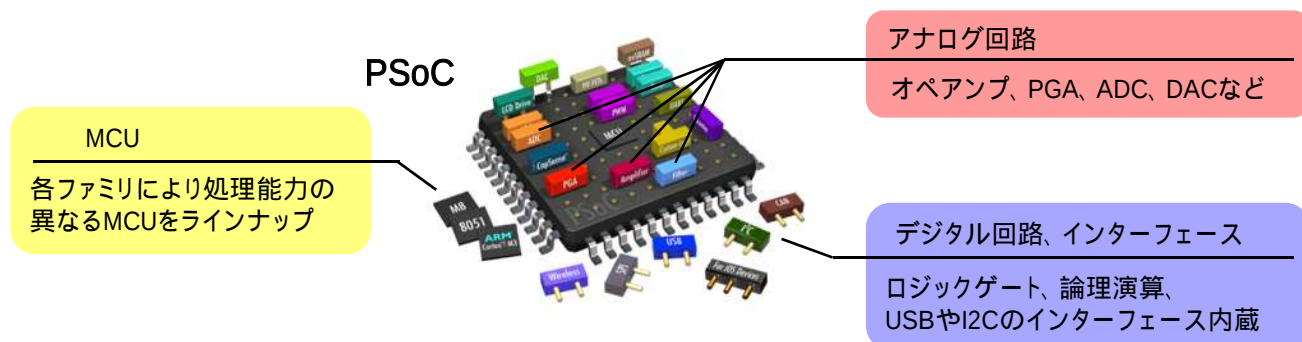
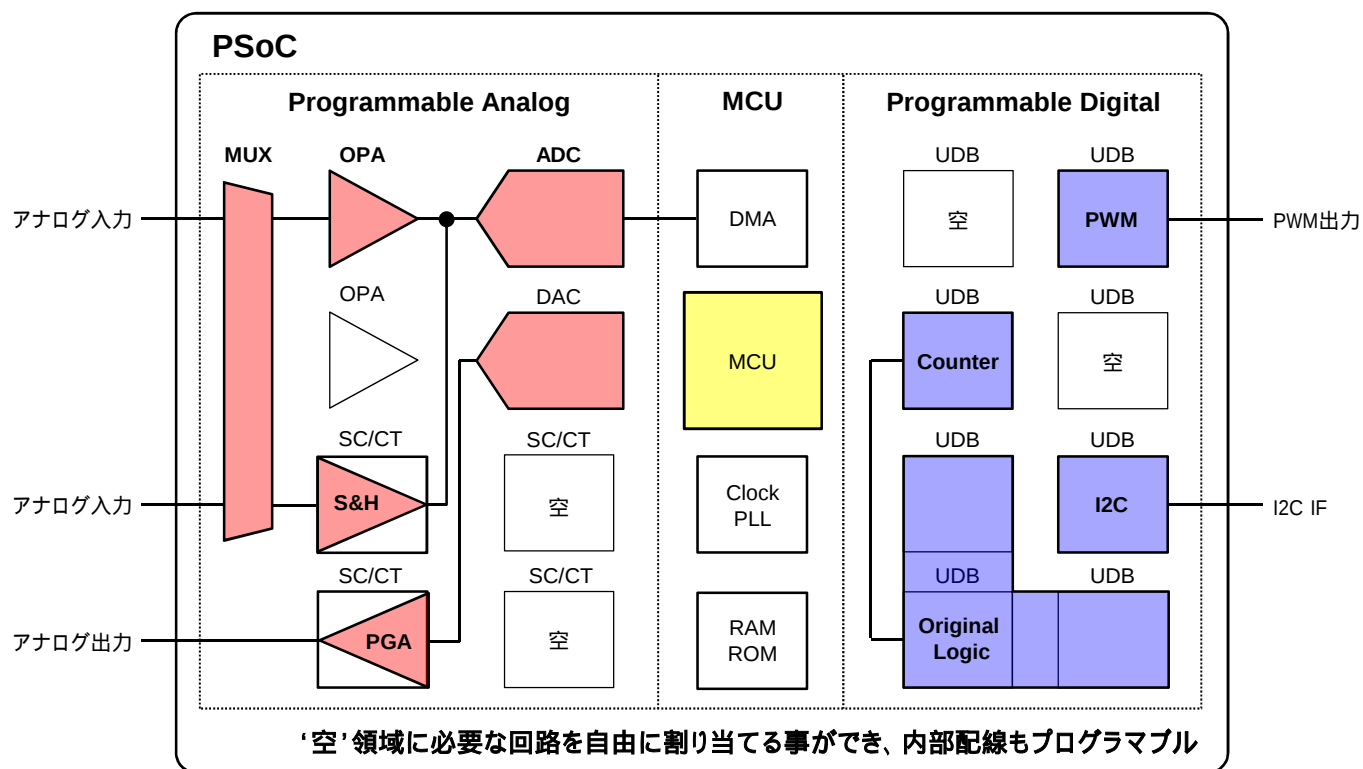


< 1. PSoCについて >

PSoCとはProgrammable System On Chipの略称であり、デジタル回路だけでなくアナログ回路においてもプログラマブルなICとして扱う事ができる製品となります。



< 2. プログラマブルな内部ブロック使用例 >



UDB ... Universal Digital Block (プログラマブルデジタルブロック) PWM, Counter, SPI, I2C, Original Logic(Verilog HDL対応)など
SC/CT ... Switched Capacitor / Continuous Time (プログラマブルアナログブロック) PGA, TIA, Sample Holdなど

< 3. ターゲットアプリケーション >

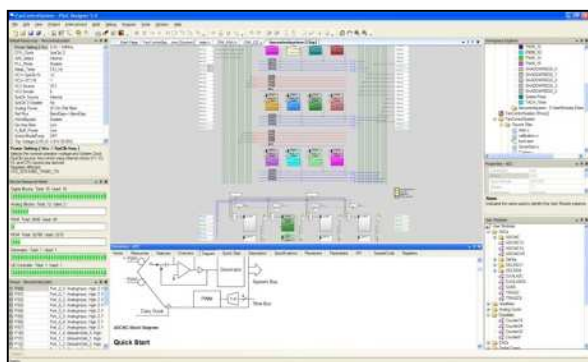
温度監視、電源シーケンス制御、モーター制御、インバータ回路、Hobby、Toy などアナログデジタル混在回路に最適なIC

< 4. PSoCファミリ >

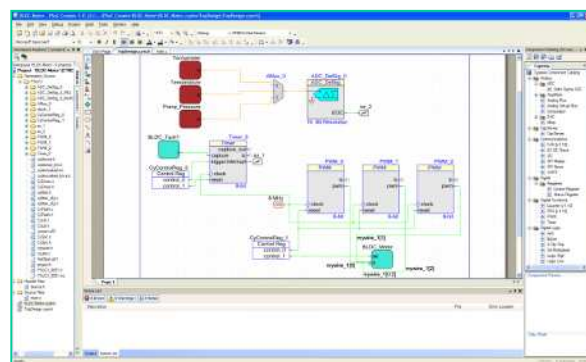
PSoC 1 M8C 4 MIPS	PSoC 3 8051 33 MIPS	PSoC 4 ARM-Cortex M0 43 DMIPS	PSoC 5 LP ARM-Cortex M3 83.75 DMIPS
Lowest-Cost SoC Flexible Analog	Low-Power Precision Analog	Low-Cost Precision Analog	High-Performance Precision Analog
M8C, 24 MHz, 16-64 I/O 4K - 32K Flash 256 - 2K SRAM 14-bit DelSig, 10-bit SAR	8051, 67 MHz 31-72 I/O, DMA (24 ch.) 16K - 64K Flash 2K - 12K SRAM 20-bit DelSig ADC	Cortex-M0, 24/48MHz 22-36 I/O 16K - 32K Flash 4K SRAM 12-bit SAR	Cortex-M3, 67MHz 29-70 I/O, DMA (24 ch.) 32K - 256K Flash 16K - 64K SRAM 2x 12-bit SAR, 20-bit DelSig
2-12 Programmable Analog (Up to 10 SC, 6 CT) 4 -16 Programmable Digital (Dig. Blocks)	0-4 Programmable Analog (SC/CT) 16-24 Programmable Digital (PLD UDBs)	2x Programmable Analog (CTBm) 4 Programmable Digital (PLD UDBs)	0-4 Programmable Analog (SC/CT) 20-24 Programmable Digital (PLD UDBs)
Analog Filters CapSense FS USB	Up to 4x DACs, 4x CMPs 4x OpAmps, DFB CapSense FS USB, CAN, LIN	Up to 2x DACs, 2x CMPs 2x OpAmps, CapSense FS USB	Up to 4x DACs, 4x CMPs 4x OpAmps, DFB CapSense FS USB, CAN, LIN

< 5. 開発ツール 無償提供 >

ハードウェアとソフトウェアの開発環境が統合されたツールを使用するため、容易に設計を行う事ができ、開発時間を大幅に短縮させる事ができます。



PSoC Designer (PSoC1)



PSoC Creator (PSoC3/4/5)

それぞれの開発ツールはCypress社のホームページからダウンロードしてお使い頂く事ができます。

東京エレクトロデバイス株式会社 インテリジェントシステム カンパニー 戦略製品部
 URL : <http://www.teldevice.co.jp/product/cypress/index.html>
 本社 : 〒221-0056 神奈川県横浜市神奈川区金港町1番地4 横浜イーストスクエア
 Tel. 045-443-4035 / Fax. 045-443-4064
 お問い合わせ : <https://www.teldevice.co.jp/product/cypress/contact.html>