

御中

プロダクト/プロセス変更通知書
Product/Process Bulletin (PB)

件名: [アップデート] i.MX5x DPLL エラッタについて

《お願い》
誠に勝手ではございますが本通知をもちまして次項に記載しました変更日以降、
該当製品の変更を開始致しますので何卒御理解の程お願い申し上げます。
尚、不明な点がございましたら弊社担当営業へおたずね下さい。



2011年9月1日

フリースケール・セミコンダクター・ジャパン

プロダクトマーケティング本部

該当GPCN番号:

14777A

変更内容:

2011年7月にご案内したi.MX5x DPLLエラッタについて、i.MX53ファミリに影響はありませんのでお知らせします。

== ご案内した下記内容について変更ありません ==

i.MX5xシリーズの製品のDPLLのエラッタ追加をお知らせします。
詳細は最新エラッタ文書の[ENGcm12051 DPLL: Meta-stability Issue]をご参照ください。

エラッタ文書は当社ホームページに公開いたしましたのでお手数ですが下記のURLからダウンロードをお願い申し上げます。

- MCIMX51CE Rev. 4

<http://cache.freescale.com/files/dsp/doc/errata/MCIMX51CE.pdf>

- MCIMX50CE Rev. 1

<http://cache.freescale.com/files/32bit/doc/errata/IMX50CE.pdf>

変更理由:

エラッタ追加と、そのソフトウェアワークアラウンドをお知らせするため。

対象製品:

添付別紙をご参照ください。

変更（変更品出荷）時期:

変更開始日:

変更品の見分け方:

--

その他:

--

【JPCN2011-0116(14777A)の対象製品】

MCIMX502CVM8B
MCIMX503CVK8B
MCIMX503CVK8BR2
MCIMX503CVM8B
MCIMX503CVM8BR2
MCIMX507CVM8B
MCIMX508CVK8B
MCIMX508CVK8BR2
MCIMX508CVM8B
MCIMX508CVM8BR2
MCIMX508CZK8B
MCIMX512DJM8C
MCIMX512DJM8CR2
MCIMX515DJM8C
MCIMX515DJM8CR2
MCIMX515DVK8B
MCIMX515DVK8C
MCIMX515DVM8B
MCIMX535DVV1C
MCIMX535DVV1CR2
PCIMX502CVK8B
PCIMX503CVM8B
PCIMX503CZK8B
PCIMX507CVK8B
PCIMX508CVK8A
PCIMX508CVK8B
PCIMX508CVM8B
PCIMX508CZK8B
PCIMX535DVV1C