

御中

プロダクト/プロセス変更通知書
Product/Process Bulletin (PB)

件名: SGTL5000内部レギュレータVDDDの関する設計上の注意点について

《お願い》
誠に勝手ではございますが本通知をもちまして次項に記載しました変更日以降、
該当製品の変更を開始致しますので何卒御理解の程お願い申し上げます。
尚、不明な点がございましたら弊社担当営業へおたずね下さい。



2013年6月11日

フリースケール・セミコンダクター・ジャパン

ASG

該当GPCN番号:

15437

変更内容:

SGTL5000内部レギュレータVDDDに関する設計上の注意点について
(要約) ごく稀な現象として当ICへの電源印加された後VDDD内部レギュレータがスタートアップしないことがあります。VDDD への電源を外部レギュレータから供給していただくことで問題は解決します。
(詳細説明) VDDD電源は外部電源から供給して下さい。VDDD電源は1.1Vから2.0Vの範囲とし、少なくとも11mA供給できる電源である必要があります。またVDDD端子とGND端子の間に0.1uFのコンデンサを接続して下さい。またCHIP_ANA_POWERレジスタ(0x0030)のLINREG_D_POWERUP, LINREG_SIMPLE_POWERUP, STARTUP_POWERUPの各ビットをクリアすることで消費電流を減らすことが可能です。電源の立ち上げシーケンスは、VDDIO/VDDA (どちらが先でも構いません) の後にVDDDを立ち上げるようにして下さい。

変更理由:

--

対象製品:

SGTL5000XNAA3 SGTL5000XNAA3R2 SGTL5000XNLA3 SGTL5000XNLA3R2
--

変更 (変更品出荷) 時期:

変更開始日:

変更品の見分け方:

VDDDに関する設計上の注意点を踏まえデータシートをアップデートしました。 http://www.freescale.com/files/analog/doc/data_sheet/SGTL5000.pdf?fpsp=1
--

その他:

--