



本社：〒160-8366

東京都新宿区西新宿 6 丁目 24 番 1 号
西新宿三井ビルディング

報告書番号：PCN#20080904000

2008 年 9 月 16 日

お客様各位

日本テキサス・インスツルメンツ株式会社
営業・技術本部 ビジネスオペレーションズ部
カスタムドキュメント マネージャ 牧 達郎 (牧)データシート訂正 (TPS3808/18 製品)のご案内

拝啓 貴社益々ご清栄の事とお喜び申し上げます。平素は弊社製品のご愛顧を賜り、厚く御礼申し上げます。さて、標題の件につきまして下記にご連絡させていただきます。ご査収の程、宜しくお願い申し上げます。

敬具

－ 記 －

通知タイプ	☐ Initial notice (Plan)	☒ Final notice		
変更概要	☒ Design/Specification	☐ Design	☒ Electrical	☐ Mechanical
	Wafer Fab	☐ Site	☐ Process	☐ Material
	Wafer Bump	☐ Site	☐ Process	☐ Material
	Assembly	☐ Site	☐ Process	☐ Material
	Test	☐ Site	☐ Process	
	Others	☐ Packing/Shipping/Labeling ☐ -		
変更内容	データシート “ELECTRICAL CHARACTERISTICS”表、VIL 及び VIH 値の訂正 現行 ：VIL 及び VIH 値の記載 変更後：VIL 及び VIH 値の記載訂正			
対象製品	対象製品リスト参照			
変更時期	データシート訂正は 8 月中旬に実施済みです。			
品質認定試験	☐ 計画	☐ 終了		
製品表示	☒ 変更無し	☐ 変更あり		
備考	—			

尚、ご不明な点、ご質問等がございましたら、担当営業或いはpcn_tij@list.ti.comにお問い合わせ下さい。

以上

変更内容

内容：今回のお知らせは、通知のみを目的としたものになります。

発行済みのデータシートに訂正箇所がありその訂正をお知らせするものです。弊社 HPA(ハイパフォーマンスアナログ) “TPS3808/18”製品について、製品の変更は一切ありませんが、製品特性をより反映する為にデータシート Page3 記載の“ELECTRICAL CHARACTERISTICS”表、VIL及びVIH値の訂正を実施しました。更新済のデータシートについては、下記webを参照ください。尚、今回の変更で訂正対象項目を除き、製品についての互換性(寸法/交差), 外観, 品質, 信頼性への影響はありません。

理由：データシートの訂正の為

対象製品リスト

対象製品名				
HPA00275DBVR	TPS3808G125DBVR	TPS3808G15DBVTG4	TPS3808G25DRVR	TPS3808G33MDBVREP
HPA00308DBVT	TPS3808G125DBVRG4	TPS3808G15DRVR	TPS3808G25DRVRG4	TPS3808G33QDBVRMO
HPA00309DBVR	TPS3808G125DBVT	TPS3808G15DRVRG4	TPS3808G25DRVT	TPS3808G33QDBVRQ1
HPA00372DBVR	TPS3808G125DBVTG4	TPS3808G15DRVT	TPS3808G25DRVTG4	TPS3808G33QDBVRSV
HPA00385DBVR	TPS3808G12DBVR	TPS3808G15DRVTG4	TPS3808G30DBVR	TPS3808G50DBVR
TPS3808G01DBVR	TPS3808G12DBVRG4	TPS3808G18DBVR	TPS3808G30DBVRG4	TPS3808G50DBVRG4
TPS3808G01DBVRG4	TPS3808G12DBVT	TPS3808G18DBVRG4	TPS3808G30DBVT	TPS3808G50DBVT
TPS3808G01DBVT	TPS3808G12DBVTG4	TPS3808G18DBVT	TPS3808G30DBVTG4	TPS3808G50DBVTG4
TPS3808G01DBVTG4	TPS3808G12DRVR	TPS3808G18DBVTG4	TPS3808G30DRVR	TPS3808G50QDBVRQ1
TPS3808G01DRVR	TPS3808G12DRVRG4	TPS3808G19DBVR	TPS3808G30DRVRG4	TPS3818G25DRVR
TPS3808G01DRVT	TPS3808G12DRVT	TPS3808G19DBVRG4	TPS3808G30DRVT	TPS3818G25DRVRG4
TPS3808G01QDBVRMO	TPS3808G12DRVTG4	TPS3808G19DBVT	TPS3808G30DRVTG4	TPS3818G25DRVT
TPS3808G01QDBVRQ1	TPS3808G12QDBVRQ1	TPS3808G19DBVTG4	TPS3808G30QDBVRQ1	TPS3818G25DRVT G4
TPS3808G09DBVR	TPS3808G12QDBVRSV	TPS3808G25DBVR	TPS3808G33DBVR	V62/08607-09XE
TPS3808G09DBVRG4	TPS3808G15DBVR	TPS3808G25DBVRG4	TPS3808G33DBVRG4	
TPS3808G09DBVT	TPS3808G15DBVRG4	TPS3808G25DBVT	TPS3808G33DBVT	
TPS3808G09DBVTG4	TPS3808G15DBVT	TPS3808G25DBVTG4	TPS3808G33DBVTG4	

詳細：

1. Datasheet#	TPS3808xxx	SBVS050H ⇒	SBVS050J
	http://focus.ti.com/lit/ds/symlink/tps3808g01.pdf		
	TPS3808-Q1	SBVS085B ⇒	SBVS085C
	http://focus.ti.com/docs/prod/folders/print/tps3808-q1.html		
	TPS3808-EP	SBVS103A ⇒	SBVS103B
	http://focus.ti.com/docs/prod/folders/print/tps3808-ep.html		
	TPS3818xxx	SBVS106 ⇒	SBVS106A
	http://focus.ti.com/lit/ds/symlink/tps3818g25.pdf		

Item	Page/Location	Description of Change
C.1	Pg. 3 , MR logic low input (V _{IL}), “ELECTRICAL CHARACTERISTICS” table	Change MIN Spec limit from 0.3 V _{DD} to 0 and add MAX spec limit of 0.3 V _{DD} (details below)
C.2	Pg. 3 , MR logic high input (V _{IH}), “ELECTRICAL CHARACTERISTICS” table	Change MAX Spec limit from 0.7 V _{DD} to V _{DD} and add MIN spec limit of 0.7 V _{DD} (details below)

ELECTRICAL CHARACTERISTICS

1.7 V $\leq$ V_{DD} $\leq$ 6.5 V, R_{LRESET} = 100 k Ω , C_{LRESET} = 50 pF, over operating temperature range (T_J = –55°C to +125°C), unless otherwise noted. Typical values are at T_J = +25°C.

PARAMETER		TEST CONDITIONS	MIN	TYP	MAX	UNIT
V _{DD}	Input supply range		1.7		6.5	V
	Power-up reset voltage ⁽¹⁾	V _{OL} (max) = 0.2 V, I _{RESET} = 15 μ A			0.8	V
V _{IL}	MR logic low input		0.3 V _{DD}			V
V _{IH}	MR logic high input				0.7 V _{DD}	

(1) The lowest supply voltage (V_{DD}) at which RESET becomes active. T_{rise(VDD)} $\geq$ 15 μ s/V.

ELECTRICAL CHARACTERISTICS

1.7 V $\leq$ V_{DD} $\leq$ 6.5 V, R_{LRESET} = 100 k Ω , C_{LRESET} = 50 pF, over operating temperature range (T_J = –55°C to +125°C), unless otherwise noted. Typical values are at T_J = +25°C.

PARAMETER		TEST CONDITIONS	MIN	TYP	MAX	UNIT
V _{DD}	Input supply range		1.7		6.5	V
	Power-up reset voltage ⁽¹⁾	V _{OL} (max) = 0.2 V, I _{RESET} = 15 μ A			0.8	V
V _{IL}	MR logic low input		0		0.3 V _{DD}	V
V _{IH}	MR logic high input		0.7 V _{DD}		V _{DD}	

(1) The lowest supply voltage (V_{DD}) at which RESET becomes active. T_{rise(VDD)} $\geq$ 15 s/V.