



本社：〒160-8366
東京都新宿区西新宿 6 丁目 24 番 1 号
西新宿三井ビルディング

報告書番号：PCN#20101011001
2010 年 10 月 15 日

お客様各位

日本テキサス・インスツルメンツ株式会社
営業・技術本部 カスタマドキュメント
マネージャ 牧 達郎 (牧)

HVAL-SLL(汎用リニアロジック) SN74LVC244A製品 チップ一部改定予定のご案内

拝啓 貴社益々ご清栄の事とお喜び申し上げます。平素は弊社製品のご愛顧を賜り、厚く御礼申し上げます。さて、標題の件につきましてご連絡させていただきます。ご査収の程、宜しくお願い申し上げます。

今回のお知らせは、変更実施についての一次予定の連絡になります。変更の詳細は、次頁以降をご参照下さい。

本通知は、いかなる製品の製造終了に関する状況を変更するものではございません。既に製造終了の連絡をさせていただいている場合には、本通知によって、既通知の最終受注日及び最終出荷日が延長されることはございません。

お客様におかれましては、本通知発行日後、**30** 日以内に通知確認のご連絡をお願いいたします。また、変更前の製品サンプル作製は行わない為、変更品評価用サンプルご入用の場合には、事前に本通知発行日後 30 日以内にご依頼をお願いいたします。変更時期につきましては、次頁以降の変更時期をご参照下さい。お客様の受領連絡及びサンプル依頼は PCN 担当マネージャ或いは担当営業にご連絡下さい。

変更品の出荷につきましては、お客様との早期変更実施の個別契約を締結している場合を除いては、本通知発行日より **90** 日以降に予定いたしております。この通知期間は、弊社品質標準に基づいております。本変更に対するお客様個別のご要求に関しましては、個別契約にて承ります。弊社と合意済みの個別要求につきましては、別途対応させていただきます。担当営業にご確認下さい。

本通知は、通知日前 24 ヶ月以内に本変更対象製品をご購入いただいたお客様に連絡させていただいております。

尚、変更時期につきましては、在庫状況により異なりますので、担当営業にお問い合わせ下さい。また、ご不明な点、ご質問等がございましたら、担当営業或いはpcn_tij@list.ti.comにお問い合わせ下さい。

以上

変更概要

通知タイプ	☒ Initial notice (Plan)		☐ Final notice	
変更概要	☒ Design/Specification	☒ Design	☐ Electrical	☐ Mechanical
	Wafer Fab	☐ Site	☐ Process	☐ Material
	Wafer Bump	☐ Site	☐ Process	☐ Material
	Assembly	☐ Site	☐ Process	☐ Material
	Test	☐ Site	☐ Process	
	Others	☐ Packing/Shipping/Labeling		☐ -
変更内容	HVAL-SLL(汎用リニアロジック) SN74LVC244A製品 チップ一部改定 現行： チップレビジョン Rev. J 変更後：チップレビジョン Rev. A			
対象製品	対象製品リスト参照			
変更時期	2011 年 1 月下旬の出荷より予定しています。			
品質認定試験	☒ 計画		☐ 終了	
製品表示	☐ 変更無し		☒ 変更あり	
備考	—			

変更内容

内容: 今回のお知らせは、下記変更実施についての一次予定の連絡になります。最終的なお知らせは、弊社内変更審査が終了次第、認定試験の結果を含め、本PCNの更新版の発行をもって連絡させていただきます。

弊社 HVAL-SLL (汎用リニアロジック) SN74LVC244A製品について、供給能力確保の為に、チップレビジョンを現行 Rev. JからRev. Aにチップを一部改訂する予定です。データシートの変更はありません。尚、今回の変更で、製品についての互換性(寸法/公差), 外観, 品質, 信頼性への影響はありません。

変更内容
チップレビジョン

現行
Revision J

変更後
Revision A

理由: 供給能力確保の為

対象製品リスト

対象製品名				
SN74LVC244ADB	SN74LVC244ADGVRG4	SN74LVC244AN	SN74LVC244APW	SN74LVC244APWTG4
SN74LVC244ADBE4	SN74LVC244ADW	SN74LVC244ANE4	SN74LVC244APWE4	SN74LVC244ARGYR
SN74LVC244ADBG4	SN74LVC244ADWE4	SN74LVC244ANS	SN74LVC244APWG4	SN74LVC244ARGYRG4
SN74LVC244ADBR	SN74LVC244ADWG4	SN74LVC244ANSE4	SN74LVC244APWR	SN74LVC244AZQNR
SN74LVC244ADBRE4	SN74LVC244ADWR	SN74LVC244ANSG4	SN74LVC244APWRE4	
SN74LVC244ADBRG4	SN74LVC244ADWRE4	SN74LVC244ANSR	SN74LVC244APWRG4	
SN74LVC244ADGVR	SN74LVC244ADWRG4	SN74LVC244ANSRE4	SN74LVC244APWT	
SN74LVC244ADGVRE4	SN74LVC244AGQNR	SN74LVC244ANSRG4	SN74LVC244APWTE4	

製品表示

この変更に伴い、チップレビジョン、出荷ラベル記載のチップレビジョンが下記のようになる予定です。

	チップレビジョン (2P)
現行	J
変更後	A



図1 出荷ラベル記載箇所の例

信頼性試験

信頼性試験計画

信頼性試験期間	開始	2009 年 11 月	終了	2010 年 10 月
信頼性試験 - 試料構成詳細				
Qual Device:	SN74LVC244ADW	-	-	
Wafer Fab Site:	FREISING	Wafer Process:	P9792	
Protective Die Coating:	8kA oxide + 10kA Nitride	-	-	
信頼性試験計画				
Reliability Test	Condition / Duration	Sample Size		
Electrical Char	-	Per Spec		
Steady-state Life Test	150C, 168, 300 Hours	77		
Latch-up	per JESD78	6		
ESD MM	50 V	3		
ESD HBM	500V, 1000V, 2000V	3		
ESD CDM	250V, 500V	3		
Manufacturability (Wafer Fab)	per mfg. Site specification	Per Spec		
Manufacturability (Assembly)	per mfg. Site specification	Per Spec		
X-ray	top side only	5		